This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2001-045651

(43) Date of publication of application: 16.02.2001

(51)Int.CI.

H02H 3/093 B60R 16/02 G01R 31/02

(21)Application number: 11-215533

(71)Applicant: TAIHEIYO SEIKO KK

(22)Date of filing:

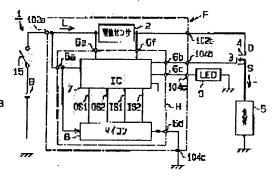
29.07.1999

(72)Inventor: IWATA TOSHINORI

(54) INTERLAYER SHORT CIRCUIT DECISION DEVICE AND INTERLAYER SHORT CIRCUIT DECIDING METHOD

(57)Abstract:

PROBLEM TO BE SOLVED: To supply a interlayer short circuit decision device, protecting an electric wire from the overcurrent of rare shorting. SOLUTION: A fuse element with interlayer short circuit decision function F is provided with a current sensor 2, IC7 and a microcomputer 8. When a detection current L flows in a load 5 via an FET 4, a potential difference is generated in both ends of the current sensor 2. When the potential difference is inputted, IC7 compares the potential difference with a prescribed voltage threshold. The microcomputer 8 compares the characteristic value of detection current L with a reference value, based on the comparison result of IC7. Namely, the microcomputer 8 conducts decision as to interlayer short circuit, based on at least one of four characteristic value: the abnormal current value while a current value related to an input detection signal exceed a prescribed current threshold, the time when the abnormal



current value exceeding the prescribed threshold flows, the on-duty ratio, or the number of times passing which exceeds the prescribed current threshold. At the time of interlayer short circuit, the FET 4 is turned off.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

(19)日本国特許庁(JP)

(12) 公開特許公報 (A) (II) 特許出願公問番号

特開2001-45651

(P2001-45651A)(43) 公開日 平成13年2月16日(2001, 2, 16)

(51) Int. C1.7	識別記号	FI				テーマコード(参考)
H 0 2 H	3/093	H 0 2 H	3/093		D	26014
B 6 0 R 10	6/02 6 4 5	B 6 0 R	16/02	645	D	5G004
	6 5 0		1	6 5 0	S	
G 0 1 R 3	1/02	G 0 1 R	31/02			

審査請求 未請求 請求項の数7

OL

(全13頁)

(21)出願番号 特願平11-215533

(22)出願日 平成11年7月29日(1999.7.29) (71)出願人 000204044

太平洋精工株式会社

岐阜県大垣市檜町450番地

(72) 発明者 岩田 俊典

岐阜県大垣市檜町450番地 太平洋精工

株式会社内

(74)代理人 100068755

弁理士 恩田 博宣

Fターム(参考) 2G014 AA03 AA04 AB24 AB38 AC18

5G004 AA04 AB02 BA01 BA03 BA04

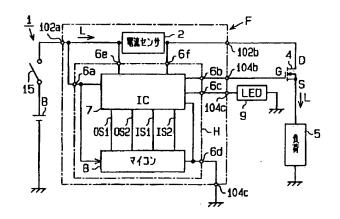
DA02 DC07 DC14 EA01 FA01

(54) 【発明の名称】レアショート判断装置及びレアショート判断方法

(57)【要約】

【課題】レアショート時に電線をレアショートの過電流 から保護できるレアショート判断装置を提供する。

【解決手段】レアショート判断機能付きヒューズ素子F は電流センサ2、IC7、マイコン8等を備えている。 FET4を介して負荷5に検出電流しが流れると、電流 センサ2の両端には電位差が生じる。 IC 7 は前記電位 差を入力すると、電位差と所定の電圧閾値とを比較す る。マイコン8は1C7の比較結果に基づいて、検出電 流しの特性値と基準値とを比較する。すなわち、マイコ ン8はレアショート判断を、入力検出信号に係る電流が 所定電流閾値を超した異常な電流値、所定電流閾値を超 した異常な電流値が流れている時間、オンデューティ 比、又は所定電流閾値を超した通過回数の4つの特性値 の少なくともいずれか1つの特性値に基づいて行ない、 レアショート時のとき、FET4をオフする。



【特許請求の範囲】

【請求項1】 自動車用電気回路に流れる検出対象の電流に応じた入力検出信号を入力し、同入力検出信号に基づいて、前記電流が自動車用電気回路に設けられた電線を発煙させない程度の異常か否かを判断する判断手段を備えたレアショート判断装置であって、

İ

前記判断手段は、

前記異常判断を、入力検出信号に係る電流が所定電流閥値を超した異常な電流値、所定電流閾値を超した異常な電流値が流れている時間、オンデューティ比、又は所定 10電流閾値を超した通過回数の4つの特性値の少なくともいずれか1つの特性値に基づいて行なうことを特徴とするレアショート判断装置。

【請求項2】 請求項1において、前記4つの特性値の中の少なくとも2つの特性値が、共に異常レベルとなった場合、異常判断を行なうことを特徴とするレアショート判断装置。

【請求項3】 請求項1又は請求項2において、異常判断の結果に基づいて、前記検出対象の電流が消費される負荷に対する通電を許容する第1モード信号、又は、負 20 荷への通電を遮断するための第2モード信号を出力する出力手段を備えたレアショート判断装置。

【請求項4】 請求項1又は請求項2において、

前記判断手段は、互いに異なる複数の電流閾値で区画される所定レベル域毎に、所定電流閾値を超した異常な電流値が流れている時間、オンデューティ比、又は所定電流閾値を超した通過回数の少なくとも1つの特性値に係る基準値を記憶する記憶部を備え、

前記判断手段は、前記入力検出信号に係る電流値が、前記電流閾値で区画される所定レベル域のいずれかに属し 30 たとき、その所定レベル域毎に、その所定レベルに応じて設定された特性値に係る基準値よりも大きいか否かを判断することを特徴とするレアショート判断装置。

【請求項5】 自動車用電気回路に流れる検出対象の電流に関する入力検出信号に基づいて、前記電流が自動車用電気回路に設けられた電線を発煙させない程度の異常か否かを判断するレアショート判断方法において、

前記異常判断は、入力検出信号に係る電流が所定電流と 値を超した異常な電流値、所定電流閾値を超した異常な 電流値が流れている時間、オンデューティ比、及び所定 40 電流閾値を超した通過回数の4つの特性値のうち、少な くとも1つの特性値に係る判定にて行なうことを特徴と するレアショート判断方法。

【請求項6】 請求項5において、異常判断は、前記4つの特性値の中の少なくとも2つの特性値が、共に異常となった場合、異常判断を行なうことを特徴とするレアショート判断方法。

【請求項7】 請求項5又は請求項6において、 前記異常判断は、前記入力検出信号に係る電流値が、前 たとき、その所定レベル城毎に、その所定レベルに応じて設定された特性値に係る基準値よりも大きいか否かを 判断するものであることを特徴とするレアショート判断 方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、主として自動車用 の電気回路に流れる過電流を検出するレアショート判断 装置及びレアショート判断方法に関するものである。

[0002]

【従来の技術】従来、自動車用としてヒューズボックスに装着される一般的なヒューズとしては、米国特許第4023264号明細書にて開示された形態のブレード型ヒューズがある。前記従来のブレード型ヒューズは自動車の電気系統中に多数使用されているが、多くの場合スローブロー特性(瞬間的な過電流によってはヒューズの溶断は起こらず、過電流が一定時間継続した場合、すなわち、過電流が継続すると火災等の危険性のある場合に溶断して危険を未然に防止する機能)を備えている。

[0003]

【発明が解決しようとする課題】このため、連続的に大電流が流れるデッドショート時にはヒューズが溶断するが、短時間の断続的なレアショート領域ではヒューズは溶断しないことがある。

【0004】このような場合、負荷や回路素子にレアショート領域の電流が流れて、自動車回路の電線が発煙、発火し、車両火災の原因になっている。従って、レアショート領域において、確実にレアショートを判断できるレアショート判断装置の出現が望まれていた。

【0005】本発明の目的は、レアショート時に電線をレアショートの過電流から保護できるレアショート判断 装置及びレアショート判断方法を提供することにある。

[0006]

【課題を解決するための手段】上記問題点を解決するために請求項1の発明では、自動車用電気回路に流れる検出対象の電流に応じた入力検出信号を入力し、同入力検出信号に基づいて、前記電流が自動車用電気回路に設けられた電線を発煙させない程度の異常か否かを判断する判断手段を備えたレアショート判断装置であって、前記判断手段は、前記異常判断を、入力検出信号に係る電流が所定電流閾値を超した異常な電流値、所定電流閾値を超した異常な電流値が流れている時間、オンデューティ比、又は所定電流閾値を超した通過回数の4つの特性値の少なくともいずれか1つの特性値に基づいて行なうレアショート判断装置を要旨とするものである。

2 【0007】請求項2の発明は、請求項1において、前記4つの特性値の中の少なくとも2つの特性値が、共に 異常レベルとなった場合、異常判断を行なうレアショー ト判断装置を要旨とするものである。 において、異常判断の結果に基づいて、前記検出対象の電流が消費される負荷に対する通電を許容する第 1 モード信号、又は、負荷への通電を遮断するための第 2 モード信号を出力する出力手段を備えたレアショート判断装置を要旨とするものである。

【0009】請求項4の発明は、請求項1又は請求項2において、前記判断手段は、互いに異なる複数の電流と 値で区画される所定レベル域毎に、所定電流と値を超した異常な電流値が流れている時間、オンデューティ比、 又は所定電流と値を超した通過回数の少なくとも1つの 10 特性値に係る基準値を記憶する記憶部を備え、前記判断手段は、前記入力検出信号に係る電流値が、前記電流と 値で区画される所定レベル域のいずれかに属したとき、その所定レベル域毎に、その所定レベルに応じて設定された特性値に係る基準値よりも大きいか否かを判断することを特徴とするレアショート判断方法を要旨とするものである。

【0010】請求項5の発明は、自動車用電気回路に流れる検出対象の電流に関する入力検出信号に基づいて、前記電流が自動車用電気回路に設けられた電線を発煙さ 20 せない程度の異常か否かを判断するレアショート判断方法において、前記異常判断は、入力検出信号に係る電流が所定電流閾値を超した異常な電流値、所定電流閾値を超した異常な電流値が流れている時間、オンデューティ比、及び所定電流閾値を超した通過回数の4つの特性値のうち、少なくとも1つの特性値に係る判定にて行なうレアショート判断方法を要旨とするものである。

【0011】請求項6の発明は、請求項5において、異常判断は、前記4つの特性値の中の少なくとも2つの特性値が、共に異常となった場合、異常判断を行なうこと 30を特徴とするレアショート判断方法を要旨とするものである。

【0012】請求項7の発明は、請求項5又は請求項6において、前記異常判断は、前記入力検出信号に係る電流値が、前記電流閾値で区画される所定レベル域のいずれかに属したとき、その所定レベル域毎に、その所定レベルに応じて設定された特性値に係る基準値よりも大きいか否かを判断することを要旨とするものである。

【0013】(作用)請求項1の発明では、判断手段によって、入力した入力検出信号がレアショートの過電流 40であるか否かが判断される。このレアショート判断を、判断手段は、入力検出信号に係る電流が所定電流閾値を超した異常な電流値、所定電流閾値を超した異常な電流値が流れている時間、オンデューティ比、又は所定電流 閾値を超した通過回数の4つの特性値の少なくともいずれか1つの特性値に基づいて行なう。

【0014】請求項2の発明では、判断手段は、レアショート判断を前記4つの特性値の中の少なくとも2つ以上の組み合わされた特性値が、共に異常レベルとなった

【0015】請求項3の発明では、判断手段によって、電流がレアショートの過電流ではないと判断されると、出力手段は、負荷への通電を許容する第1モード信号が出力する。又、判断手段によって、前記電流がレアショートの過電流であると判断されると、出力手段は、負荷への通電を遮断する第2モード信号が出力する。

【0016】請求項4の発明では、判断手段は、互いに 異なる複数の電流閾値で区画される所定のレベル域毎 に、異なる基準値を記憶しており、入力検出信号に係る 電流値が、電流閾値で区画される所定レベル域のいずれ かに属した時、その所定レベル域に対応し、それぞれ異 なる前記電流の特性値がその所定レベル域に対応する前 記基準値よりも大きいか否かを判断する。

【0017】請求項5の発明では、異常判断は、人力検出信号に係る電流が閾値を超した異常な電流値、閾値を超した異常な電流値が流れている時間、オンデューティ比、及び閾値を超した通過回数の4つの特性値のうち、少なくとも1つの特性値に係る判定にて行なわれる。

【0018】請求項6の発明は、異常判断は、4つの特性値の中の組み合わされた特性値同士が、共に異常となった場合、異常判断が行なわれる。請求項7の発明では、異常判断は、入力検出信号に係る電流値が、電流閾値で区画される所定レベル域のいずれかに属したとき、その所定レベル域毎に、その所定レベルに応じて設定された特性値に係る基準値よりも大きいか否かを判断することにより行う。

[0019]

【発明の実施の形態】以下、本発明のレアショート判断 装置を、レアショート判断機能付きヒューズ素子Fに具 体化した一実施形態を図1乃至図6を参照して説明す る。

【0020】図6(A)はレアショート機能付きヒューズ素子(以下、ヒューズ素子という)Fの一例の正断面図、図6(B)は側断面図を示している。同図に示すように、ヒューズ素子Fのハウジング100は、耐熱・絶縁性の合成樹脂等から形成された、2つ割り状のハウジングケース100a、100bの対向する内面には、互いに離間された一対の導電端子102a、102b、及び薄肉状のオス端子104、105、106及び後記する判断部日が配置されるとともに、両ハウジングケース100a、100bにてガタつくことなく、挟持されている

【0021】前記両導電端子102a、102bは、同一方向に沿ってハウジング100から下方に延出されている。又、両導電端子102a、102b間に配置されたオス端子104、105、106は下方に延出されている。前両導電端子102a、102bの内端間には、ヒューズの通電容量に応じた薄肉状の溶断部2が…体に

【0022】判断部Hの一対の入力端子6e、6fは導電端子102a、102bの内端側に設けられた接続片2a、2bに電気的に接続されている。又、判断部Hの電源供給端子6aは導電端子102aから分岐した分岐電極と、第1出力端子6bは遮断信号用オス端子104と、第2出力端子6cはLED信号用オス端子105と、アース端子6dはアース用オス端子106と接続されている。

【0023】前記ヒューズ素子Fは、自動車用の電気回路に設けられた端子台(図示しない)に装着され、ヒュ 10 ーズ素子Fに流れる電流に対して、接続片2a,2b及び入力端子6e,6fを介して信号(電圧)が判断部日に対して常に入力(印加)されている。

【0024】ここで、前記溶断部2は、電流検出手段、抵抗素子を構成しており、以下、溶断部2を、電流センサ2という。電流センサ2は、所定のインピーダンス2を有している。なお、電流センサ2を構成している溶断部は、後記するマイコン8が実行する制御プログラムのフローチャートにおいて、ステップS7におけるA2アンペア以上の電流(過電流)が流れ、かつ、その電流が20流れてからの経過時間がT2未満の場合には、溶断しない通電容量を備えている。すなわち、マイコン8が正常に作動している場合のデッドショート判断時において、前記溶断部が溶断するよりも先にマイコン8のデッドショート判断がなされるようにその通電容量が設定されている。

【0025】図1は自動車用の電気回路に対して前記レアショート機能付きヒューズ素子Fを接続した電気回路図である。バッテリ電源Bと電流センサ2間には、アクセサリスイッチ(以下、単にスイッチという)15が接30続されている。スイッチ15がオフの状態にあるとき、判断部HのIC7及びマイコン8にはそれぞれスイッチオフ信号が入力される。又、スイッチ15がオン作動されると、IC7及びマイコン8にはそれぞれスイッチオン信号が入力される。

【0026】同図に示すように、自動車用の電気回路を構成しているバッテリBと接地線間にはヒューズ素子F、継電器としてのパワーMOSFET(以下、単にFETという)4、負荷5が設けられている。なお、負荷5は、例えば、図示しないヘッドランプ、ラジオ等からなる。

【0027】次に、前記ヒューズ素子Fを構成している判断部Hの詳細について説明する。判断部Hは、IC7とマイコン8とから構成されている。図2に示すように、IC7はそれぞれオペアンブからなる差動増幅回路11、第1コンパレータ回路12、第2コンパレータ回路13を備えている。差動増幅回路11(オペアンブ)の非反転入力端子(以下、「+」端子という)11aは入力端子6eに接続されている。そして、電流センサ2

1 a に入力されるようになっている。又、差動増幅回路 1 1 の反転入力端子(以下、「一」端子という) 1 1 b は入力端子 6 f に接続されている。そして、電流センサ 2 の他端側の電位 E 2 が差動増幅回路 1 1 の「一」端子 1 1 b に入力されるようになっている。

【0028】 差動増幅回路 1 1 は電位E 1 及び電位E 2 を入力検出信号として入力すると、それらの電位差(E 1 - E 2)を所定倍(本実施形態ではN(>0)倍)に増幅し、増幅後の電圧V(=N×(E 1 - E 2))を出力端子11 c から出力する。ここで、負荷 5 及び電流センサ2に電流値L L を有する電流(検出電流L)が流れると、電流センサ2の両端には「インピーダンス2×検出電流Lの電流値L L」の値を有する電位差(E 1 - E 2)が生じる。即ち、前記電圧Vは「V=N×(E 1 - E 2)が生じる。即ち、前記電圧Vは「V=N×(E 1 - E 2)=N×2×LL」の数式で表すことができる。従って、電圧 V と検出電流Lの電流値L L とは比例関係にあるため、電圧 V を知ることで検出電流Lの電流値L L を知ることができる。尚、以下の説明において、説明の便宜上、電圧 V の代わりに検出電流Lの電流値L L を使用することがある。

【0029】前記差動増幅回路11の出力端子11cは、第1コンパレータ回路12(オペアンプ)の反転入力端子(以下、「-」端子という)12aに接続されている。第1コンパレータ回路12の非反転入力端子(以下、「+」端子という)12bは、抵抗R2と抵抗R3との中間点に接続されている。即ち、バッテリ電源Bの電圧値をVB、抵抗R1の抵抗値をRA、抵抗R2の抵抗値をRB、抵抗R3の抵抗値をRCとすると、「+」端子12bには、(VB×RC/(RA+RB+RC))の数式で表される電圧VF1が印加される。

【0030】本実施形態では、電圧VF1の値(所定の 電圧閾値)は、負荷5にA1アンペア(本発明の電流閾 値を構成し、電線に悪影響を与えない電流値)の検出電 流しが流れたときの電流センサ2の両端電圧(=A1× Z)をN倍した値と等しくなるように設定されている。 【0031】第1コンパレータ回路12は差動増幅回路 11から増幅後の電圧 V を入力すると、電圧 V と電圧 V F1とを比較する。即ち、第1コンパレータ回路12は 検出電流しの電流値ししがA1アンペアよりも大きいか 40 否かを判別する。そして、検出電流しの電流値しし(電 圧V)がA1アンペア(電圧VF1)よりも小さいか又 は等しい場合には、第1コンパレータ回路12はHレベ ルの信号を出力端子12cから出力する。又、検出電流 Lの電流値LLがA1アンペアよりも大きい場合には、 第1コンパレータ回路12はLレベルの信号を出力端子 12cから出力する。

【0032】又、前記差動増幅回路11の出力端子11 cは、第2コンパレータ回路13(オペアンブ)の反転 入力端子(以下、「-」端子という)13aに接続され

(以下、「+」端子という) 13bは、抵抗R1と抵抗 R2との中間点に接続されている。即ち、「+」端子1 3bCd, $(VB \times (RB + RC) / (RA + RB + R$ C)) の数式で表される電圧VF2が印加される。

【0033】本実施形態では、電圧VF2の値(所定の 電圧閾値)は、負荷5にA2(>A1)アンペア(本発 明の電流閾値を構成する)の検出電流しが流れたときの 電流センサ2の両端電圧(=A2×2)をN倍した値と 等しくなるように設定されている。

【0034】第2コンパレータ回路13は差動増幅回路 10 11から増幅後の電圧Vを入力すると、電圧Vと電圧V F2とを比較する。即ち、第2コンパレータ回路13は 検出電流しの電流値LLがA2アンペアよりも大きいか 否かを判別する。そして、検出電流しの電流値しし(電 圧V)がA2アンペア(電圧VF2)よりも小さいか又 は等しい場合には、第2コンパレータ回路13はHレベ ルの信号を出力端子13cから出力する。又、検出電流 Lの電流値LLがA2アンペアよりも大きい場合には、 第2コンパレータ回路13はLレベルの信号を出力端子 13cから出力する。

【0035】前記第1コンパレータ回路12の出力端子 12 c は出力信号線OS1を介してマイコン8に接続さ れているとともに、前記第2コンパレータ回路13の出 力端子13cは出力信号線OS2を介してマイコン8に 接続されている。又、 I C 7 は入力信号線 I S 1 及び入 カ信号線 IS2を介してマイコン8に接続されている。 【0036】マイコン8は、出力信号線OS1を介して

入力した第1コンパレータ回路12からのHレベル又は Lレベルの信号と、出力信号線OS2を介して入力した 第2コンパレータ回路13からのHレベル又はLレベル の信号とに基づいて、検出電流しの特性値が基準値より も大きいか否かを判別するようになっている。本実施形 態では、検出電流しの特性値は、検出電流しの電流値し LのA1アンペアを超えた連続時間TA、検出電流しの 電流値LLのA2アンペアを超えた連続時間TB、検出 電流しの単位時間当たりのオン時間の割合(オンデュテ ィー比、以下、DUTY比という) D、検出電流しの電 流値LLのA2アンペアを上昇側に超えた単位時間当た りの回数Kをいう。

【0037】又、IC7の1つの出力端子は、判断部H 40 る。 の第1出力端子6 bに接続されており、同第1出力端子 6 bはFET4のゲートGに接続される。IC7はマイ コン8から通電許容信号を入力するとチャージボンプ1 4 (図2参照) を充電して、FET4のゲートGにFE Tオン信号を出力する。FET4はIC7からFETオ ン信号を入力すると、ドレインD・ソースS間がオン作 動され、その結果、負荷5に検出電流しが流れる。

【0038】又、1C7はマイコン8から通電遮断信号 を入力するとチャージボンプ14を放電して、FET4

C7からFETオフ信号を入力すると、ドレインD・ソ ースS間がオフの状態となり、その結果、負荷5への通 電を遮断する。

【0039】又、1C7の他の出力端子は、判断部日の 第2出力端子6cに接続されており、自動車の電気回路 に設けられた発光ダイオード(以下、LEDという)9 に対して、前記LED信号用オス端子105を介して接 続されている。107はマイコン8からLED点灯信号 を入力すると、LED9を点灯する。又、1C7はマイ コン8からLED消灯信号を入力すると、LED9を消 灯する。このLED9は、例えば、自動車の図示しない インストルメントパネルに設けられている。マイコン8 は、図示しない中央処理装置、後記するレアショート過 電流保護制御プログラムを格納するROM、作業用メモ リ(RAM)を備えている。

【0040】本実施形態では、1C7とマイコン8とに より判断手段及び出力手段が構成されている。又、FE T4によりスイッチング手段及び継電器が構成されてい る。さらに、通電許容信号により第1モード信号が構成 されている。又、通電遮断信号により第2モード信号が 構成されている。

【0041】さて、上記のように構成されたヒューズ素 子Fの作用を説明する。図3~図5はマイコン8により 実行される前記レアショート過電流保護制御プログラム に基づいた処理動作を示すフローチャート図である。レ アショート過電流保護制御は、回路にレアショート過電 流が流れているか否かを判別し、レアショート過電流が 流れていないと判断すると負荷5への通電を許容すると ともに、レアショート過電流が流れていると判断すると 30 負荷5への通電を遮断するためのものである。

【0042】マイコン8はバッテリ電源Bから所定の電 圧VBが供給されると、まず、ステップ(以下、ステッ プをSという)1において、カウンタCTA、CTB、 C3~C6を「0」にリセットする等の初期セットが行 われ、S2に移る。

【0043】 S2では、スイッチオン信号が入力された か否かが判断される。そして、スイッチオン信号が入力 されていないと判断されると、S16に移る。一方、ス イッチオン信号が入力されたと判断されると、S3に移

【0044】次に、S16において、通電遮断信号及び LED消灯信号がIC7に出力される。IC7は通電遮 断信号を入力するとチャージボンプ14を放電して、F ET4にFETオフ信号を出力し、FET4をオフの状 態とする。又、IC7はLED消灯信号を入力すると、 LED9を消灯する。そして、マイコン8はS2に戻

【0045】S3では、通電許容信号が1C7に出力さ れる。IC7は通電許容信号の入力に基づきチャージボ する。すると、FET4はオン作動される。

【0046】次に、S4において、電流値ししが取り込 まれ、S5に移る。次に、S5において、電流値LLが A1アンペアよりも大きいか否かが判別される。即ち、 出力信号線OS1、OS2からのLレベル又はHレベル の信号に基づいて判別される。出力信号線〇S1からの 信号と出力信号線OS2からの信号とが共にしレベルの 信号である場合、電流値ししがA1アンペアよりも小さ いか又は等しいと判断される。又、出力信号線〇S1か らの信号がHレベルの信号であり、且つ、出力信号線〇 10 S 2 からの信号がLレベルの信号である場合、電流値L LがA1アンペアよりも大きいと判断される。そして、 電流値LLがA1アンペアよりも大きいと判断される と、S6に移る。一方、電流値ししがA1アンペアより も小さいか又は等しいと判断されると、S17に移る。 【0047】S17では、通電許容信号及びLED消灯 信号がIC7に出力される。IC7は通電許容信号を入 力するとチャージポンプ14を充電して、FET4にF ETオン信号を出力する。すると、FET4はオン作動 され、負荷5への通電が許容される。又、IC7はLE 20 D消灯信号を入力すると、LED9を消灯する。そし

【0048】次に、S6において、カウンタCTAが1 つインクリメントされ、S7に移る。このカウンタCT Aにより電流値LLのA1アンペアを超えた連続時間T Aが積算される。

て、マイコン8は52に戻る。

【0049】次に、S7において、電流値LLがA2アンペアよりも大きいか否かが判別される。即ち、出力信号線OS1、OS2からのLレベル又はHレベルの信号に基づいて判別される。出力信号線OS1からの信号と30 る。出力信号線OS2からの信号とが共にLレベルの信号である場合、電流値LLがA2アンペアよりも小さいか又は等しいと判断される。又、出力信号線OS2からの信号がLレベルの信号である場合、電流値LLがA に対しているである場合、電流値LLがA に対しているである場合、電流値LLがA に対しているである場合、電流値LLがA に対しているである場合、電流値LLがA に対しているである場合、電流値LLがA に対しているである場合、電流値LLがA に対しているである場合、電流値LLがA に対しているである場合、電流値LLがA に対しているである。

【0050】さらに、出力信号線OS1からの信号と出力信号線OS2からの信号とが共にHレベルの信号である場合、電流値LLがA2アンペアよりも大きいと判断される。そして、電流値LLがA2アンペアよりも大き 40いと判断されると、S8に移る。一方、電流値LLがA2アンペアよりも小さいか又は等しいと判断されると、S18に移る。

【0051】S18では、連続時間TAがT2sec (本発明の基準値を構成する)よりも大きいか否かが判別される。そして、連続時間TAがT2secよりも大きいと判断されると、デッドショートになる可能性があるとしてS19に移る。一方、連続時間TAがT2secよりも小さいか又は等しいと判断されると、S17に

【0052】次に、S19において、通電遮断信号及び LED点灯信号がIC7に出力される。IC7は通電遮 断信号を入力するとチャージボンブ14を放電して、F ET4にFETオフ信号を出力する。すると、FET4 はオフの状態となり、負荷5への通電が遮断される。こ の結果、デッドショートが防止される。又、IC7はL ED点灯信号を入力すると、LED9を点灯する。そし

10

【0053】S20では、DIAG信号が出力され、自己診断が行われる。そして、マイコンはS21に移る。次に、S21において、自動車のIG(イグニッション)信号が入力されたか否かが判断される。そして、IG信号が入力されていないと判断されると、S19に移る。一方、IG信号が入力されたと判断されると、S1に移る。

て、マイコンはS20に移る。

【0054】一方、S7からS8に移ると、S8では、 カウンタCTBが1つインクリメントされ、S9に移 る。このカウンタCTBにより電流値LLのA2アンペ アを超えた連続時間TBが積算される。

【0055】 S9では、オン時間カウンタC3及びオフ時間カウンタC4がそれぞれ1つインクリメントされ、S10に移る。オン時間カウンタC3は、検出電流しのオン時間を積算するためのものである。又、オフ時間カウンタC4は、検出電流しのオフ時間を積算するためのものである。

【0056】次に、S10において、回数カウンタC5及び時間カウンタC6がそれぞれ1つインクリメントされ、S11に移る。回数カウンタC5は、電流値ししのA2アンペアを超えた回数を積算するためのものである。

【0057】S11では、連続時間TBがT1(<T2)sec (本発明の基準値を構成する)よりも大きいか否かが判別される。そして、連続時間TBがT1secよりも大きいと判断されると、レアショートになる可能性があるとしてS19に移る。従って、S19に移行した後は、通電遮断信号が出力されるため、FET4がオフ状態となり、レアショートが防止される。一方、連続時間TBがT1secよりも小さいか又は等しいと判断されると、S12に移る。

【0058】次に、S12において、オン時間カウンタC3の値とオフ時間カウンタC4の値とによって、検出電流Lの単位時間当たりのオン時間の割合(DUTY比)Dが演算される。

【0059】次に、SI3において、DUTY比DがD1%(本発明の基準値を構成する)よりも大きいか否かが判別される。そして、DUTY比DがDI%よりも大きいと判断されると、レアショートになる可能性があるとしてSI9に移る。従って、SI9に移行した後は、通電遮断信号が出力されるため、FET4がオフ状態と

がD1%よりも小さいか又は等しいと判断されると、S 14に移る。

【0060】S14では、回数カウンタC5の値と時間カウンタC6の値とによって、電流値LLのA2アンペアを超えた単位時間当たりの回数Kが演算される。S15では、前記単位時間当たりの回数KがK1回/sec(本発明の基準値を構成する)よりも大きいか否かが判別される。そして、単位時間当たりの回数KがK1回/secよりも大きいと判断されると、レアショートになる可能性があるとしてS19に移る。従って、S19に10移行した後は、通電遮断信号が出力されるため、FET4がオフ状態となり、レアショートが防止される。一方、単位時間当たりの回数KがK1回/secよりも小さいか又は等しいと判断されると、S17に移る。

【0061】本実施形態では、S5、S7、S18、S11、S13、S15により判断手段が構成されている。尚、前記ROMは基準値としての連続時間、DUTY比、単位時間当たりの回数を記憶する記憶手段に相当する。

【0062】従って、本実施形態によれば、以下のような効果を得ることができる。

(1) 本実施形態では、S5にて電流値LLがA1アンペアよりも大きいと判断され、且つ、S7にて電流値LLがA2アンペアよりも小さいか又は等しいと判断され、且つ、S18にて電流値LLのA1アンペアを超えた連続時間TAがT2secよりも大きいと判断されると、FET4はオフの状態となり、負荷5への通電が遮断される。従って、この場合には、デッドショートの過電流から、自動車回路の負荷5等を保護できる。

【0063】(2)本実施形態では、S7にて電流値LLがA2アンペアよりも大きい(異常レベル)と判断され、且つ、S11にて電流値LLのA2アンペアを超えた連続時間TBがT1secよりも大きい(異常レベル)と判断されると、FET4はオフの状態となり、負荷5への通電が遮断される。従って、この場合には、レアショート時の過電流から電線を保護できる。

【0064】(3)本実施形態では、S7にて電流値LLがA2アンペアよりも大きい(異常レベル)と判断され、且つ、S11にて前記連続時間TBがT1secよりも小さいか又は等しいと判断され、且つ、S13にて40検出電流LのDUTY比DがD1%よりも大きい(異常レベル)と判断されると、FET4はオフの状態となり、負荷5への通電が遮断される。従って、この場合においても、レアショート時の過電流から電線を保護できる。

【0065】(4)本実施形態では、S7にて電流値し しがA2アンペアよりも大きい(異常レベル)と判断され、且つ、S11にて前記連続時間TBがT1secよりも小さいか又は等しいと判断され、且つ、S13にて 判断され、且つ、S 1 5 にて電流値ししのA 2 アンヘアを超えた単位時間当たりの回数 K が K 1 回 / s e c よりも大きい(異常レベル)と判断されると、F E T 4 はオフの状態となり、負荷 5 への通電が遮断される。従って、この場合においても、レアショート時の過電流から電線を保護できる。

19

【0066】(5)本実施形態では、ヒューズを電流センサ2として使用することにより、て電流値LLに比例した電圧Vを検出することができる。なお、本発明の実施形態は以下のように変更してもよい。

【0067】(A)前記実施形態では、電流センサ2としてヒューズを用いたが、ヒューズの代わりに抵抗器やサーミスタ等の他の抵抗素子を用いてもよい。このようにした場合には、前記実施形態における(1)~(5)に記載の効果が得られる。

【0068】(B)又、前記実施形態では、電流センサ2(ヒューズ)の両端の電位差(E1-E2)に基づいて、検出電流しがレアショートの過電流か否かを判別したが、ヒューズの代わりに電流計を用いて次のようにしてもよい。

【0069】即ち、電流センサ2として内部抵抗RINを有する電流計を用い、電流計によって検出電流しを測定する。そして、電流計にて測定された検出電流しを用いて「内部抵抗RIN×検出電流し×検出電流しが出電流しがして「内部抵抗損を演算する。そして、マイコン8によって電流計に生じた抵抗損が予め定められた抵抗損よりも大きいか否かを判別し、電流計に生じた抵抗損が予め定められた抵抗損よりも大きい場合、検出電流しがレアショートの過電流であると判断するようにしてもよい。このようにした場合には、前記実施形態における(1)~(5)に記載の効果が得られる。

【0070】又、電流センサ2に生じた抵抗損による温度上昇値が予め定められた温度上昇値よりも大きいと判断されると、検出電流しがレアショートの過電流であると判断するようにしてもよい。このようにした場合には、前記実施形態における(1)~(5)に記載の効果が得られる。

【0071】(C) さらに、S5にて電流値LLがA1アンペアよりも大きいと判断されると、S18にて電流値LLのA1アンペアを超えた連続時間TAがT2secよりも大きいか否かが判別されるようにする。そして、S18にて前記連続時間TAがT2secよりも小さいか又は等しいと判断されると、S7にて電流値LLがA2アンペアよりも大きいか否かが判別されるようにしてもよい。

【0072】(D)さらに又、前記実施形態では、第1コンパレータ回路12及び第2コンパレータ回路13の2つのコンパレータ回路を有する1C7としたが、1つのコンパレータ回路を有する1C7としてもよい。又、

い。この場合、検出電流しの電流値ししと各コンパレー 夕回路の電流閾値とを比較した後、検出電流しの特性値 と、電流閾値で区画される所定レベル域に対応する基準 値とを比較して、検出電流しがレアショートの過電流で あるか否かを判別する。尚、前記特性値及び基準値は、 前記実施形態と同様に、電流閾値を超えた連続時間、D UTY比、電流閾値を超えた単位時間当たりの回数をい う。

【0073】(E)又、S5にて電流値LLがA1アン ペアよりも大きいと判断されると、S19に移るように 10 してもよい。この場合、S6、S7、S18、S8~S 15を省略する。

【0074】(F) 前記実施形態では、LED9を自 動車のインストルメントパネルに設けたが、ヒューズ素 子F自体に設けてもよい、この場合、LED信号用オス 端子105は省略するものとする。

【0075】(G) 前記実施形態では、通電許容信号 とFETオン信号とにより第1モード信号を構成し、通 電遮断信号とFETオフ信号とにより第2モード信号を ド信号を構成し、通電遮断信号のみで第2モード信号を 構成してもよい。

[0076] (H) 前記実施形態では、異なる電流閥 値をA1とA2 (>A1) にして、T1をA2 (所定電 流閾値)を超した異常な電流値が流れている時間とし、 D1をオンデューティ比とし、K1をA2 (所定電流閥 値)を超した通過回数とした。従って、本実施形態で は、A2を超えた場合において、前記各4つの特性値の いずれかに基づいてレアショートを判断している。

【0077】この構成に代えて、互いに異なる電流閾値 30 を複数設定し、各電流閾値間の領域において、それぞれ*

*異なる特性値において、それぞれ基準値を設けて、それ ぞれの基準値に基づいて、レアショート判断を行っても よい。なお、この場合は、前記(D)のように複数のコ ンパレータを使用するものとする。

【0078】下記表は、レアショート判断する場合の組 み合わせ例を示している。下記の表1、又は表2、又は 表3に示した組合わせによってレアショート判断を行っ てもよい。各欄の組み合わせ例は、それぞれがともに異 常レベルとなった場合を示している。

【0079】表1は電流値A1~A5(なお、A1<A 2 < A 3 < A 4 < A 5) までの各電流閾値で区画される レベルとデューティ比D1~D5(D1<D2<D3< D4<D5) で区画されるレベルを組み合わせた場合を 示す。なお、表の各欄は、隣接した下に位置する欄の値 までのレベルを示している。例えば、「ΛⅠ≦」の欄は 「A1以上A2未満のレベル」を示している。なお、末 尾の欄だけは、その値以上の場合を示している。例えば 「A5≦」はA5以上を示している。

【0080】表2は電流値A1~A5で区画されるレベ 構成した。この代わりに、通電許容信号のみで第1モー 20 ルと通過回数K1~K5(なお、K1<K2<K3<K4 < K 5) で区画されるレベルを組み合わせた場合を示 す。表3は電流値A1~A5、デューティ比D6~D1 0 (なお、D5<D6<D7<D8<D9<D10)、 及び通過回数K6~K10てせ区画されるレベル同士を 組み合わせた場合を示す。

> 【0081】前記電流値A1~A5はそれぞれ所定電流 閾値であり、D1~D10、K1~K10はそれぞれ基 進値である。

[0082]

【表 1 】

		レアショート					
		組合せ」	組合せ2	組合せる	組合せ4	組合せ5	
電流	A 1 ≦	0					
値	A 2 ≤		0		<u> </u>	1	
	A 3 ≤			0		 	
	A 4 ≤				0		
	A 5 ≤					 	
デュ	D1≦	0			· · · · · · · · · · · · · · · · · · ·	- 	
ーテ厂	D 2 ≤		0	1			
√比 [D 3 ≤			0		 	
	D4≤			1	0	 	
	D5≤		1		 		

[0083]

	レアショート					
	組合せ6	組合サフ	組合せ8	組合せ9	粗合比10	
A 1 ≤	C				T	
A 2 ≤		0			1	
A 3 ≤			0			
A 4 ≤				C		
A 5 ≦				1	0	
K 1 ≤	0				T	
K 2 ≦		0			 	
КЭ≤		1	0	T		
K 4 ≤		1		0	-	
K 5 ≦	1	†	 	-		
	A 2 ≤ A 3 ≤ A 4 ≤ A 5 ≤ K 1 ≤ K 2 ≤ K 3 ≤ K 4 ≤	A15 C A25 A35 A45 A55 K15 O K25 K35 K45	A1≤ C A2≤ O A3≤ A4≤ A5≤ C K1≤ O K2≤ O K3≤ C	A1\$ C O O O O O O O O O O O O O O O O O O	A1\$ C	

[0084]

* *【表3】

		レアショート					
		組合せ11	組合#12	組合サ13	組合せ14	組合せ15	
電流値	AlS	0					
	A 2 S		0				
	Λ3≤			0			
	A45				0		
	A 5 ≦					0	
デュー	D6≦	0					
ティ比	D 7 ≦		O				
	D8≦			0			
	D95				0		
	D10≦				· ·	0	
通過回	K6≦	0					
数	K 7 ≤		0				
	K8≦			0			
	K9≦				0		
	K10≦					0	

従って、上記の各表1乃至表3の組合わせにおいては、これらの電流閾値、及び基準値が記憶部としてのROMに記憶され、これらの電流閾値で区画されるレベルに対応した基準値が設定されていることになる。そして、マイコン8は、入力した電流値がこれらの電流閾値で区分されるいずれかのレベルに属した場合、そのレベルに対応30した特性値がどのレベルのものかが判定され、上記各表1乃至表3のいずれかの組合わせに該当する場合、レアショート判断がなされる。

【0085】次に、前記実施形態及び別例から把握できる請求項に記載した発明以外の技術的思想について、それらの効果と共に以下に記載する。

(1)請求項3において、出力手段は、第1モード信号の出力時には、警告手段手段オン信号を出力し、第2モード信号の出力時には、警告手段オフ信号を出力する出力手段含むレアショート判断装置。この場合、警告手段 40 オン信号により、警告手段をオン作動させ、警告手段オフ信号により、警告手段をオフ作動することができ、警告手段のオンオフ作動により、レアショートがあったか否かを知ることができる。

【0086】前記実施形態において、LED9は警告手段に相当し、S19にで出力されるLED点灯信号が警告手段オン信号に相当し、S16、S17において出力されるLED消灯信号が警告手段オフ信号に相当する。

【0087】(2) 請求項1乃至請求項4のいずれか

る電流が、予め定められた第1電流値よりも大きいか否かを判別する第1比較手段を含むことを特徴とするレアショート判断装置。従って、この(2)に記載の発明によれば、第1比較手段によって、入力された入力検出信号に係る電流の電流値が、予め定められた第1電流値よりも小さいか又は等しいと判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、レアショートの過電流であると判断されると、「1008年間においてマイコン8時間においてマイコン8時間においてマイコン8時間においてマイコン8時間においてマイコン8時間においてマイコン8時間においてマイコン8時間においてマイコン8時間においてアシーに表している。

【発明の効果】以上詳述したように請求項1及び請求項5 に記載の発明によれば、判断手段によって、入力検出信号に係る電流がレアショートの過電流であるか否かが判別されるため、レアショート時に電線をレアショートの過電流から保護できる。

【0089】請求項2及び請求項6に記載の発明によれば、判断手段は、レアショート判断を4つの特性値の中の少なくとも2つ以上の組み合わされた特性値同上が、共に異常レベルとなった場合、異常判断を行なうことができる、より精度が高いレアショート判断が可能となる。

によって、入力検出信号に係る電流がレアショートの渦 電流であると判断されると、負荷への通電を遮断する第 2モード信号が出力手段から出力されるため、請求項1 に記載の発明の効果を実現することができる。

【0091】請求項4、及び請求項7に記載の発明によ れば、異なるパターンのレアーショートに対応すること ができる。

【図面の簡単な説明】

【図1】 本実施形態のレアショート判断機能付きヒュ ーズ素子を含む自動車の電気回路図。

【図2】 ICの概略構成を示す電気回路図。

【図3】 マイコンにより実行されるレアショート過電 流保護制御ブログラムに基づいた処理動作を示すフロー チャート図。

【図4】 マイコンにより実行されるレアショート過電 流保護制御プログラムに基づいた処理動作を示すフロー チャート図。

【図5】 マイコンにより実行されるレアショート過電 流保護制御プログラムに基づいた処理動作を示すフロー チャート図。

(A) はレアショート機能付きヒューズ素子 (以下、ヒューズ素子という) の一例の正断面図、

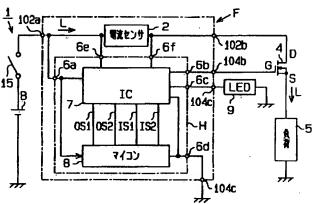
(B) は側断面図。

【符号の説明】

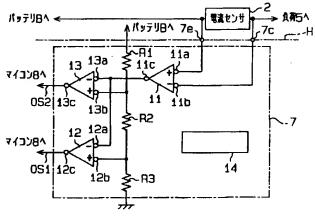
1…レアショート判断装置、2…電流検出手段、抵抗素 子及びヒューズ素子としての電流センサ、4…継電器と してのFET、5…負荷、7…判断手段及び出力手段を 構成する I C、8…判断手段及び出力手段を構成するマ イコン、L…電流としての検出電流、LL…電流値、T 10 A…電流の特性値を構成する、電流値のA1アンペアを 超えた連続時間、TB…電流の特性値を構成する、電流 値のA2アンペアを超えた連続時間、D…電流の特性値 を構成する、検出電流の単位時間当たりのオン時間の割 合(DUTY比)、K…電流の特性値を構成する、電流 値のA2アンペアを超えた単位時間当たりの回数、S5 …判断手段を構成するステップ5、87…判断手段を構 成するステップ7、S18…判断手段を構成するステッ プ18、S11…判断手段を構成するステップ11、S 13…判断手段を構成するステップ13、S15…判断

20 手段を構成するステップ15。

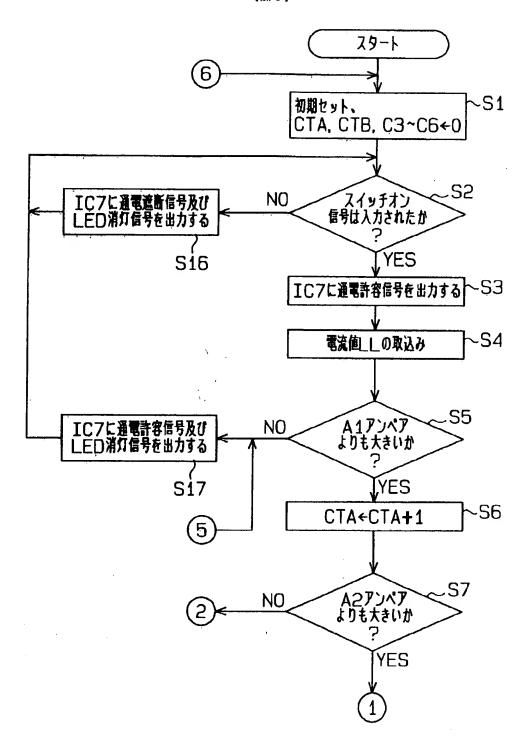
【図1】



【図2】



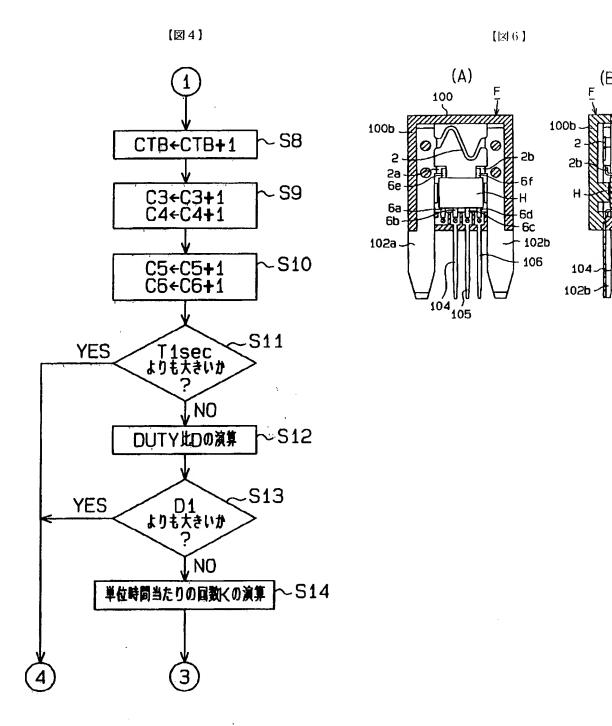
【図3】



(B)

100

100a



【図5】

